



Departamento de
Sistemas e
Computação

Universidade Federal de Campina Grande
Departamento de Sistemas e Computação
Disciplina: *Organização e Arquitetura de Computadores I*
Profa. *Joseana Macêdo Fechine Régis de Araújo*

2º Exercício de Avaliação – Parte Prática (Adicional)
Simulador MIPS

Matrícula(s):

Nome(s):

Nota(s):

ATIVIDADE PRÁTICA – SIMULAÇÃO DE UMA MÁQUINA MIPS

ATIVIDADE 1: Execute o programa abaixo utilizando o simulador QtSpim e responda as questões a seguir.

- Para cada instrução, apresente, a partir do simulador, o endereço de memória onde esta será armazenada (justifique o valor do *target*), a operação realizada e o conteúdo dos registradores envolvidos após sua execução.
- Substitua *sll \$s1, \$s1, 2* por *sll \$s1, \$s1, 1* e repita o procedimento do item anterior.
- Apresente, a partir do simulador, o código de máquina da instrução *add \$s1, \$s1, \$s0*.

Endereço de memória	Instrução
0x00002000	<i>addi \$s0, \$0, 4</i>
	<i>addi \$s1, \$0, 1</i>
	<i>sll \$s1, \$s1, 2</i>
	<i>bne \$s0, \$s1, target</i>
	<i>addi \$s1, \$s1, 1</i>
	<i>sub \$s1, \$s1, \$s0</i>
<i>target:</i>	<i>add \$s1, \$s1, \$s0</i>

SUCESSO!